

Rec'd PCT/PTO 09 MAR 2005

PCT/JP2004/003100

10/527053
10.3.2004

日 本 国 特 許 庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日
Date of Application: 2 0 0 3 年 3 月 2 7 日

出 願 番 号
Application Number: 特 願 2 0 0 3 - 0 8 7 6 7 6
[ST. 10/C]: [J P 2 0 0 3 - 0 8 7 6 7 6]

出 願 人
Applicant(s): 農工大ティー・エル・オー株式会社

REC'D 22 APR 2004

WIPO

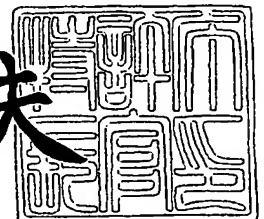
PCT

**PRIORITY
DOCUMENT**
SUBMITTED OR TRANSMITTED IN
COMPLIANCE WITH RULE 17.1(a) OR (b)

2 0 0 4 年 4 月 9 日

特許庁長官
Commissioner,
Japan Patent Office

今 井 康 夫



BEST AVAILABLE COPY

出証番号 出証特 2 0 0 4 - 3 0 2 9 2 7 2

【書類名】 特許願
【整理番号】 T0471SP01
【あて先】 特許庁長官殿
【国際特許分類】 G11B 7/135
G02F 1/13

【発明者】

【住所又は居所】 東京都小金井市中町 2 - 2 4 - 1 6 東京農工大学工学
部内

【氏名】 高木 康博

【発明者】

【住所又は居所】 東京都小金井市中町 2 - 2 4 - 1 6 農工大ティー・エ
ル・オー株式会社内

【氏名】 西原 英一郎

【発明者】

【住所又は居所】 埼玉県所沢市大字下富字武野 8 4 0 番地 シチズン時計
株式会社技術研究所内

【氏名】 橋本 信幸

【特許出願人】

【識別番号】 801000072

【氏名又は名称】 農工大ティー・エル・オー株式会社

【代理人】

【識別番号】 100079108

【弁理士】

【氏名又は名称】 稲葉 良幸

【選任した代理人】

【識別番号】 100080953

【弁理士】

【氏名又は名称】 田中 克郎

【選任した代理人】

【識別番号】 100093861

【弁理士】

【氏名又は名称】 大賀 真司

【手数料の表示】

【予納台帳番号】 011903

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 波面収差補正装置及びこれを備えた光ピックアップ装置

【特許請求の範囲】

【請求項 1】 記録媒体に光を照射する、あるいは前記記録媒体によって反射された反射光を導く光学系の光路中において生じた光の波面収差を補正する波面収差補正装置であって、

前記光路中に互いに対向する一対の透明電極層を有し、前記透明電極層間に挟まれ、前記透明電極層への電圧の印加により通過する光に対して位相変化を生じさせる液晶を備え、

前記透明電極層の少なくとも一方は、

基体と

該基体上に形成された、凹凸部を有するように構成された微細構造体と、を備える反射防止体の上に配されることを特徴とする波面収差補正装置。

【請求項 2】 前記凹凸部は一次元及び/又は二次元形状で形成されていることを特徴とする、請求項 1 記載の波面収差補正装置。

【請求項 3】 前記凹凸部が周期的に変化する構造である場合、凹凸部のピッチ幅が 500 nm 以下であることを特徴とする、請求項 1 又は 2 記載の波面収差補正装置。

【請求項 4】 前記反射防止体は、前記基体及び前記微細構造体がともにガラス又は樹脂からなり、前記基体及び前記微細構造体が一体として形成されていることを特徴とする、請求項 1 乃至 3 のうち何れか一項に記載の波面収差補正装置。

【請求項 5】 前記反射防止体は、前記基体がガラスから構成され、前記微細構造体が樹脂から構成されることを特徴とする、請求項 1 乃至 4 のうち何れか一項に記載の波面収差補正装置。

【請求項 6】 前記反射防止体は、前記基体が樹脂から構成され、前記微細構造体がガラスから構成されることを特徴とする、請求項 1 乃至 5 のうち何れか一項に記載の波面収差補正装置。

【請求項 7】 前記透明電極層と前記液晶との間に配向膜をさらに備えるこ

とを特徴とする、請求項 1 乃至 6 のうち何れか一項に記載の波面収差補正装置。

【請求項 8】 前記透明電極層はインジウムとスズの酸化物である ITO から構成されることを特徴とする、請求項 1 乃至 7 のうち何れか一項に記載の波面収差補正装置。

【請求項 9】 前記透明電極層は画素分割されたことを特徴とする、請求項 1 乃至 8 のうち何れか一項に記載の波面収差補正装置。

【請求項 10】 前記光は青色半導体レーザビームであることを特徴とする、請求項 1 乃至 9 のうち何れか一項に記載の波面収差補正装置。

【請求項 11】 記録媒体に照射する光を出射する光源と、前記光源からの光を記録媒体の情報記録面に集光させる、前記光源と前記記録媒体との間に配設された対物レンズと、を備える光ピックアップ装置であって、

前記光源と前記対物レンズとの間に配設された波面収差補正装置であって、前記光ピックアップ内の光路中に互いに対向する一对の透明電極層と、前記透明電極層への電圧の印加により通過する光に対して位相変化を生じさせる、前記透明電極膜間に挟まれた液晶を有する波面収差補正装置を備え、

前記透明電極層の少なくとも一方は、基体と、該基体上に形成された、凹凸部を有するように構成された微細構造体と、を備える反射防止体の上に配されることを特徴とする光ピックアップ装置。

【請求項 12】 前記凹凸部は一次元及び/又は二次元形状で形成されていることを特徴とする、請求項 11 記載の光ピックアップ装置。

【請求項 13】 前記凹凸部が周期的に変化する構造である場合、凹凸部のピッチ幅が 500 nm 以下であることを特徴とする、請求項 11 又は 12 記載の光ピックアップ装置。

【請求項 14】 前記反射防止体は、前記基体及び前記微細構造体がともにガラス又は樹脂からなり、前記基体及び前記微細構造体が一体として形成されていることを特徴とする、請求項 11 乃至 13 のうち何れか一項に記載の光ピックアップ装置。

【請求項 15】 前記反射防止体は、前記基体がガラスから構成され、前記微細構造体が樹脂から構成されることを特徴とする、請求項 11 乃至 14 のうち

何れか一項に記載の光ピックアップ装置。

【請求項 16】 前記反射防止体は、前記基体が樹脂から構成され、前記微細構造体がガラスから構成されることを特徴とする、請求項 11 乃至 15 のうち何れか一項に記載の光ピックアップ装置。

【請求項 17】 前記透明電極層と前記液晶との間に配向膜をさらに備えることを特徴とする、請求項 11 乃至 16 のうち何れか一項に記載の光ピックアップ装置。

【請求項 18】 前記透明電極層はインジウムとスズの酸化物である ITO から構成されることを特徴とする、請求項 11 乃至 17 のうち何れか一項に記載の光ピックアップ装置。

【請求項 19】 前記透明電極層は画素分割されたことを特徴とする、請求項 11 乃至 18 のうち何れか一項に記載の波面収差補正装置。

【請求項 20】 前記光は青色半導体レーザービームであることを特徴とする、請求項 11 乃至 19 のうち何れか一項に記載の光ピックアップ装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、光ディスクからの記録情報を読み書きするための光ピックアップ装置に係り、より詳細には、液晶を利用した波面収差補正装置及び該波面収差補正装置を備える光ピックアップ装置に関する。

【0002】

【従来の技術】

光学的な情報記録又は情報再生のための情報記録媒体として、CD (compact disc) やDVD (digital versatile disc) 等の光ディスクが知られている。この光ディスクには、再生専用の光ディスク、情報を追記録することが可能な追記型光ディスク、情報の消去及び再記録が可能な書き換え型光ディスク等、種々の光ディスクが開発されている。

【0003】

これに対し、かかる光ディスクの高密度化、大容量化に対応するため、高性能

な光ピックアップ装置や情報記録再生装置の研究開発が進められている（たとえば、非特許文献1参照）。前述の光ディスクの高密度化に対応するために、光ピックアップ装置に備えられている対物レンズの開口数（numerical aperture:以下「NA」という。）を大きくすることにより、照射径の小さな光ビームを光ディスクに照射することが考えられている。また、短波長の光ビーム、特に青色半導体レーザによる光ビームを用いることで、高密度化に対応することが検討されている。

【0004】

ところが、対物レンズのNAを大きくしたり、短波長の光ビームを用いると、光ディスクによる光ビームへの収差の影響が大きくなり、情報記録及び情報再生の精度を向上させることが困難になるという問題が生じる。

【0005】

具体的には、情報記録又は情報再生の際に光ディスクが傾いて、光ディスクの法線方向に対する光の入射角度（いわゆる、チルト角）が傾いた場合、コマ収差の影響が大きくなる。また、収差は光ディスクの基板厚によっても変化するが、DVDよりもCDの方が、そのディスク厚が厚い場合、DVDを再生するための光ピックアップ装置を用いてCDを再生すると、球面収差が発生し、光のスポット径が大きく広がってしまう問題も生じる。

【0006】

一方、近年のDVD等の高密度の光ディスクにおいて、光学系の収差補正素子として液晶素子が注目されている。これはレーザ光源と対物レンズを備えた光ピックアップの光路中に液晶素子を挿入し、光ディスク基板が傾くことに起因するコマ収差や、多層ディスク基板を読む際に発生する球面収差による光の位相乱れ、すなわち、光の波面の乱れを補正しようとするものである。これは、液晶に印加する電圧を変化させることにより位相を制御する方法である。

【0007】

かかる液晶素子としては、図1に示すように、インジウムとスズの酸化物であるITO（以下、単に「ITO」という。）層と配向膜層とが順次積層された一対の透明ガラス基体が対面しており、当該配向膜との間に液晶層を備え、少なく

とも一方の透明基板上の配向膜層とITO層の間には絶縁膜が形成された単色光あるいはレーザ光の位相を変調する液晶素子であって、該液晶素子の光透過率変動を最小化させるために、各層の膜厚とその屈折率との関係を最適化させた液晶素子が開示されている（特許文献1参照）。

【0008】

また、光源から記録媒体を経て光検出器に至る光路上に配置される1/4波長板の影響を受けることなく、光学系に生じる波面収差を適正に補正する液晶素子が開示されている（特許文献2参照）。特許文献2記載の液晶素子では、曲線形状を有する液晶の基板を用いる技術が開示されているが、かかる曲線形状では光透過率の向上には寄与するものとはいえない。

【非特許文献1】

日本機械学会誌 2001.4 Vol. 104 No. 989

【特許文献1】

特開2002-208158号

【特許文献2】

特開2002-251774号

【発明が解決しようとする課題】

しかしながら、図1に示す液晶素子では、(1)多層薄膜構造を有し、また液晶駆動により薄膜の構成要素である液晶層の実効屈折率が変化する。その結果、光透過率が変動する問題がある。これは、多層膜の各膜間の境界面で反射が存在するため全体として共振器特性をもつためである。特に、高い屈折率をもつITO膜との境界面での反射が大きく、光透過率変動の主要因であると推測される。

【0009】

また、図1に例示する液晶素子では、該素子を構成する透明電極膜や配向膜の屈折率と膜厚を最適化することで光透過率変動を抑制した。しかしながら、(2)青色波長領域（約400nm付近）で最適な膜厚が赤色波長領域（約650nm付近）に比べて厚くなってしまい、その結果吸収損失が増大する問題が生じる。

【0010】

特に、光ピックアップ装置のように、レーザパワーの限られたレーザ光学系用の光学素子では、光透過率は光ピックアップ装置の実用化に対しては重要な要素である。今後、高密度記録用に開発が望まれている青色半導体レーザを光源に用いた場合には、液晶素子の光透過率変動に係る問題は実用化への大きな障壁となり、光源の短波長化への進展とともに、かかる問題は一層顕在化する可能性が高い。

【0011】

そのため、位相変調素子としての液晶素子において高い透過率と、光透過率の変動を低減させることが要望されている。

【0012】

そこで、本発明では、上記(1)及び(2)の問題点に鑑み、高い透過率と、光透過率の変動を最小にする液晶素子からなる波面収差補正装置を提供することを第一の目的とする。

【0013】

また、本発明では、前記波面収差補正装置を備えた光ピックアップ装置を提供することを第二の目的とする。

【0014】

【課題を解決するための手段】

上記の第一の目的は、記録媒体に光を照射する、あるいは前記記録媒体によって反射された反射光を導く光学系の光路中において生じた光の波面収差を補正する波面収差補正装置であって、前記光路中に互いに対向する一対の透明電極層を有し、前記透明電極層間に挟まれ、前記透明電極層への電圧の印加により通過する光に対して位相変化を生じさせる液晶を備え、前記透明電極層の少なくとも一方は、基体と該基体上に形成された、凹凸部を有するように構成された微細構造体と、を備える反射防止体の上に配されることを特徴とする波面収差補正装置により達成される。

【0015】

本発明の好ましい態様によれば、前記波面収差補正装置において、前記凹凸部は一次元及び/又は二次元形状で形成されていることを特徴とする。

【0016】

本発明の好ましい態様によれば、前記波面収差補正装置において、前記凹凸部が周期的に変化する構造である場合、凹凸部のピッチ幅が500nm以下であることを特徴とする。

【0017】

本発明の好ましい態様によれば、前記波面収差補正装置において、前記反射防止体は、前記基体及び前記微細構造体がともにガラス又は樹脂からなり、前記基体及び前記微細構造体が一体として形成されていることを特徴とする。

【0018】

本発明の好ましい態様によれば、前記波面収差補正装置において、前記反射防止体は、前記基体がガラスから構成され、前記微細構造体が樹脂から構成されることを特徴とする。

【0019】

本発明の好ましい態様によれば、前記波面収差補正装置において、前記反射防止体は、前記基体が樹脂から構成され、前記微細構造体がガラスから構成されることを特徴とする。

【0020】

本発明の好ましい態様によれば、前記波面収差補正装置において、前記透明電極層と前記液晶との間に配向膜をさらに備えることを特徴とする。

【0021】

本発明の好ましい態様によれば、前記波面収差補正装置において、前記透明電極層はインジウムとスズの酸化物であるITOから構成されることを特徴とする。

【0022】

本発明の好ましい態様によれば、前記波面収差補正装置において、前記透明電極層は画素分割されたことを特徴とする。

【0023】

本発明の好ましい態様によれば、前記波面収差補正装置において、前記光は青色半導体レーザービームであることを特徴とする。

【0024】

上記の第二の目的は、記録媒体に照射する光を出射する光源と、前記光源からの光を記録媒体の情報記録面に集光させる、前記光源と前記記録媒体との間に配設された対物レンズと、を備える光ピックアップ装置であって、前記光源と前記対物レンズとの間に配設された波面収差補正装置であって、前記光ピックアップ内の光路中に互いに対向する一対の透明電極層と、前記透明電極層への電圧の印加により通過する光に対して位相変化を生じさせる、前記透明電極膜間に挟まれた液晶を有する波面収差補正装置を備え、前記透明電極層の少なくとも一方は、基体と、該基体上に形成された、凹凸部を有するように構成された微細構造体と、を備える反射防止体の上に配されることを特徴とする光ピックアップ装置により達成される。

【0025】

本発明の好ましい態様によれば、前記光ピックアップ装置において、前記凹凸部は一次元及び/又は二次元形状で形成されていることを特徴とする。

【0026】

本発明の好ましい態様によれば、前記光ピックアップ装置において、前記凹凸部が周期的に変化する構造である場合、凹凸部のピッチ幅が500nm以下であることを特徴とする。

【0027】

本発明の好ましい態様によれば、前記光ピックアップ装置において、前記反射防止体は、前記基体及び前記微細構造体がともにガラス又は樹脂からなり、前記基体及び前記微細構造体が一体として形成されていることを特徴とする。

【0028】

本発明の好ましい態様によれば、前記光ピックアップ装置において、前記反射防止体は、前記基体がガラスから構成され、前記微細構造体が樹脂から構成されることを特徴とする。

【0029】

本発明の好ましい態様によれば、前記光ピックアップ装置において、前記反射防止体は、前記基体が樹脂から構成され、前記微細構造体がガラスから構成され

ることを特徴とする。

【0030】

本発明の好ましい態様によれば、前記光ピックアップ装置において、前記透明電極層と前記液晶との間に配向膜をさらに備えることを特徴とする。

【0031】

本発明の好ましい態様によれば、前記光ピックアップ装置において、前記透明電極層はインジウムとスズの酸化物であるITOから構成されることを特徴とする。

【0032】

本発明の好ましい態様によれば、前記光ピックアップ装置において、前記透明電極層は画素分割されたことを特徴とする。

【0033】

本発明の好ましい態様によれば、前記光ピックアップ装置において、前記光は青色半導体レーザービームであることを特徴とする。

【0034】

なお、本願で用いる用語「微細構造体」とは、ナノメートル（10億分の1メートル）レベルの微細な構造をその表面に有する構造体を意味するが、必ずしも該ナノメートルレベルに限定されるものではなく、1 μ mレベルの微細な構造を有する構造体をも包含するものである。

【0035】

【発明の実施の形態】

以下、本発明に係る、液晶を利用した波面収差補正装置及び該波面収差補正装置を備える光ピックアップ装置の実施の態様について説明する。なお、以下に説明する実施の態様は、本発明の好適な具体例であり、技術的に好ましい種々の限定が付されているが、本発明の範囲は、特に本発明を限定する旨の記載が無い限り、これらの態様に限定されないものとする。

【0036】

図2は、本発明による波面収差補正装置100の構成を模式的に示す断面図である。図示のように、本発明による波面収差補正装置100は、一对の基体11

0によって液晶分子を封止したものである。本発明において、基体の材質は、後述する微細構造体120の材質と同じであっても、異なってもよい。基体の材質の具体例としては、これらに限定されるものではないが、ガラスや透明な樹脂であることが好ましい。具体的な樹脂としては、ポリメチルメタクリレートやポリカーボネート等を挙げることができる。

【0037】

各基体110の対向面には、液晶駆動装置200によって液晶150に電圧を印加するための透明電極膜130が配設されている。さらに、各電極膜130の内側に配向膜140が形成されている。本発明にて利用される透明電極膜130の具体例としては、酸化亜鉛系透明導電膜、酸化インジウム-酸化亜鉛系透明導電膜、スズ添加酸化インジウム透明導電膜等が挙げられる。光透過性に鑑みれば、インジウムとスズの酸化物であるITO（以下、単に「ITO」という。）層であることが好ましい。

【0038】

なお、本発明に利用される液晶分子は、電圧の印加によりその配向を変化させて、通過する光に対して位相変化を生じさせる電気光学的効果を有するものであれば特に限定されないが、液晶が基板に対してほぼ平行若しくは垂直に並んだホモジニアス型液晶あるいはホメオトロピック型液晶が好ましい。

【0039】

本発明に係る波面収差補正装置100では、前記ITO膜130が、一次元的及び/又は二次元的凹凸部をその表面に有する微細構造体120上に配される。

【0040】

図3は、本発明に係る微細構造体120の形状の一つの実施態様の斜視模式図である。この微細構造体120は、図3に示すように、基体110上に形成されており、該基体110と微細構造体120とから反射防止体180が形成される。図3では、基体110と微細構造体120とが別々の図示されているが、基体110と微細構造体120とが同質材料の場合、一体的に反射防止体180を構成する。図3に例示する微細構造体120の形状は一次元状に周期的に形成されているが、この一次元形状を構成する凹凸部は必ずしも周期的に形成されている

必要はない。

【0041】

図4は、本発明による他の実施態様である形状を有する微細構造体の斜視模式図である。図4に例示する微細構造体120の形状は、二次元状に周期的に形成されているが、図3の説明と同様に、この二次元形状を構成する凹凸部は必ずしも周期的に形成されている必要はない。

【0042】

さらに、本発明に係る微細構造体の形状は、図3に例示された一次元の凹凸形状と、図4に例示された二次元の凹凸形状との組み合わせた形状であっても、本発明の目的を達成することは可能である。

【0043】

なお、本願で用いる用語「一次元」とは、表面の凹凸部の形状が一方向に向かって変化している次元をいい、一方、本願で用いる用語「二次元」とは、表面の凹凸部の形状が二方向に向かって変化している次元をいう。

【0044】

ITO膜130が、スパッタリング法や電子ビーム蒸着等により前記凹凸部上に成膜されることにより、ITO膜130自体も、前記凹凸部の形状に適合する形状を有する。そのため、後述するように光の反射防止による光透過率を向上させることが可能となる。なお、透明電極膜130は、その膜自体の透明性が良好であることが必要である点に鑑み、10～50nm程度の膜厚に形成されることが好ましい。

【0045】

図5は、本発明に利用される、画素分割された透明電極膜の一つの実施態様の概略模式図である。図5に示すように、透明電極は同心円状で、かつ、放射状に分割されており、各分割電極膜に異なるレベルの電圧を印加することにより、液晶に印加する電圧分布を得ることが可能になる。なお、図5中の黒色部分がITO膜130を表示している。

【0046】

ところで、境界面を介して屈折率が異なる屈折率の媒質が積層されていると、

その境界面で屈折率が急激に変化するために、該境界面において光の反射が生じる。一方、屈折率の異なる２種類の媒質が凹凸部の形状を有する境界面を介して積層されていると、その遷移領域で実効的に屈折率が連続的に変化する効果をもつ。ただし、屈折率が連続的に緩やかに変化する現象が、凹凸部の周期が光の波長に比べて小さいときに起こる現象である。そして、本現象を利用して、本発明に係る反射防止体による反射防止効果を奏することが可能となる。

【0047】

特に、後述するシミュレーションの結果から、本発明に係る微細構造体120の表面の凹凸のピッチ幅（図2のピッチ幅参照）は、配向膜やITO膜の屈折率や光の波長との関係にも依存するが、当該凹凸部が周期的に変化する構造を有する場合には、500nm以下であることが好ましく、より好ましくは350nm以下であり、さらに好ましくは250nm以下である。

【0048】

本発明に係る微細構造体の材質は、これらに限定されるものではないが、光透過率の観点から、ガラスや透明な樹脂であることが好ましい。

【0049】

次に、本発明に係る、基体110と微細構造体120とからなる反射防止体180の代表的な製造方法について説明するが、本発明に係る反射防止体180の製造方法は、これらの方法に限定されるものではない。

【0050】

図6は、本発明に係る微細構造体を備える反射防止体の一つの製造方法を説明する工程の断面図である。図6に図示する製造方法は、リソグラフィプロセスの繰り返しによる微細構造体の製造方法である。

【0051】

具体的には、図6（a）に示すように、ガラス基体430上にレジスト膜420を予め塗布し、事前に作製した第一の所定のパターンを有するマスク410を介して露光・現像し、前記ガラス基体上に第一のレジストパターンに対応したパターンを形成させる（図6（b）参照）。しかる後、図6（c）に図示するように、イオンビームによるガラスのエッチングにより、ガラス基体上に第一のパタ

ーンを形成させる。次に、ガラス基体上の全面にレジスト 4 5 0 を形成する（図 6（d）参照）。そして、前記第一のパターンとは異なる第二のパターンを有するマスク 4 4 0 を通じて露光・現像を行うことにより、図 6（e）に示すレジストパターン 4 6 0 をガラス基体 4 3 0 上に形成させる。次いで、イオンビームを用いてガラス基体をエッチングする。以上の工程を必要に応じた回数を繰り返すことにより、図 6（f）に示すように、表面に凹凸部を備える微細構造体を有する反射防止体 4 8 0 が製造される。

【0 0 5 2】

図 7 は、本発明に係る微細構造体を備える反射防止体の別の製造方法を説明する工程の断面図である。図 7 に示す製造方法は、低 γ レジストの使用と電子ビーム描画によるドーズ量の制御との組み合わせに基づく製造方法である。

【0 0 5 3】

具体的には、図 7（a）に示すように、ガラス基体 5 0 0 上に低 γ レジスト 5 1 0 を形成する。次いで、ドーズ量が制御された電子ビームを前記レジスト部へ端から順次描画する（図 7（b）～図 7（e）参照）。なお、図 7 中の矢印は、前述のドーズ量が制御された電子ビームの照射を示す。その後、現像を行い、所定のパターンのレジスト膜をガラス基体上に形成する（図 7（f）参照）。しかる後にエッチングを行うことにより、図 7（g）に図示するように、表面に凹凸部を有する微細構造体を備えた反射防止体 5 8 0 が製造できる。

【0 0 5 4】

図 6 及び図 7 にて説明した製造方法により、基体と微細構造体とが一体型である反射防止体 4 8 0、5 0 0 が製造される。さらに、図 6 及び図 7 に例示した製造方法により製造された微細構造体の下部に、樹脂からなる板状体を貼付することにより、基体が樹脂から構成され、微細構造体がガラスから構成される反射防止体を製造できる。

【0 0 5 5】

図 8 は、本発明に係る微細構造体を備える反射防止体のさらに別の製造方法を説明する工程の断面図である。図 8 に図示する製造方法は、電鋳により作製された、表面に所定の凹凸形状部を有するスタンプの樹脂への転写による製造方法で

ある。

【0056】

具体的には、図8(a)に示すように、微細なパターンを有する基板表面に導体化処理を施した型600を、ニッケル電鍍し(図8(b)の符号610参照)、前記基板から前記型600を剥離若しくは溶解させて、表面に凹凸形状のあるスタンプ630を得る(図8(c)参照)。そして、図8(d)に示すように、透明樹脂640に対して前記スタンプ630を押圧することにより、前記スタンプ630がその表面に有する形状を前記樹脂640に転写させ、表面に凹凸部を備えた反射防止体680が製造される。なお、前記スタンプを転写させる際に、前記樹脂を加熱させることにより、より容易且つ迅速に転写が進行する。

【0057】

このように転写された樹脂640の下部にガラス基体を貼付させて、ガラス基体と樹脂とから構成される反射防止体を製造することも可能である。

【0058】

前述の製造方法により、本発明に係る微細構造体を製造することが可能となり、該微細構造体の表面の凹凸部の形状及びサイズは、具体的には、凹凸部のピッチ幅は、前述のマスクのパターンや電子ビームスポット径の制御、さらにはスタンプの精度により、任意のサイズに製造可能である。具体的には、光反射防止という観点から、本発明に係る微細構造体の表面の凹凸の周期構造のピッチ幅が、前示したように、記録媒体の情報再生に利用される光の波長よりも小さいことが好ましい。

【0059】

図9は、本発明に係る波面収差補正装置100を備えた光ピックアップ装置700の光学系の一つの実施態様の構成の概略説明図である。光源710としてのレーザ光源710と対物レンズ740との間の光路には、コリメータレンズ720と、ビームスピリッタ730と、液晶駆動装置200により制御可能な、本発明に係る波面収差補正装置100とが、光軸OAに沿って順に設けられている。

【0060】

なお、本発明に利用されるレーザ光源は、波長780nmの近赤外域レーザや

波長 650 nm の赤色レーザから、波長 400 nm 付近の青色レーザが利用される。特に、本発明に係る波面収差補正装置は、赤色レーザと比較して発光効率が低い青色レーザとの組み合わせにおいて、その光の利用効率を最大限に活用することが可能となる。

【0061】

光ピックアップ装置 700 内のレーザ光源 710 から照射された光ビームは、コリメータレンズ 720、ビームスプリッタ 730、波面収差補正装置 100 を経て、対物レンズ 740 に至る。そして、前記光ビームは前記対物レンズ 740 により集光され、光ディスク 750 の情報記録面に焦点を結ぶ。

【0062】

光源 710 から出射された光ビームは光ディスク 750 で反射され、その反射された復路の光ビームを前記ビームスプリッタ 730 で分離し、集光レンズ 760 で集光して、光検出器 770 に像を結び、受光する。そして、光検出器 770 は光ディスク 750 の基板の傾きや、光ディスク 750 の厚みが増減したりして光波面収差が発生した場合、液晶駆動装置 200 から収差補正信号 780 を波面収差補正装置 100 へ送り、波面収差補正装置 100 の液晶分子の配向状態を制御して、逐次収差補正を行う。

【0063】

(実施例)

以下の説明では、本発明に係る微細構造体を有する反射防止体を備える液晶素子の光反射特性のシミュレーションの結果を示す。しかしながら、本発明の技術的範囲は、以下のシミュレーションにより何等制限されるものではない。

【0064】

以下のシミュレーションで用いる、本発明に係る反射防止体を備える液晶素子は、特に断りがない限り、基体（コーニング#1737、三菱化学（株）製紫外線硬化メタクリル樹脂：屈折率 1.52）、ITO 層（屈折率 2.0、膜厚 30 nm）、配向膜（屈折率 1.75、膜厚 30 nm）、液晶層（ $N_e = 1.85$ ）の順に構成される。ここで、本発明に係る反射防止体とは、基体と、前記基体上に形成された凹凸部をその表面に有するように構成された微細構造体と、を備え

るものをいう。

【0065】

シミュレーションにおける計算条件は、前記基体表面の周期的凹凸部のピッチ幅を10～350 nmとし、周期的凹凸部の深さを前記ピッチ幅の0.75倍とした。ここで、周期的凹凸部のピッチ幅とは、図2に示されたピッチ幅を指し、周期的凹凸部の深さとは、凸部の頂部と凹部の底部との距離を指す。また、光の波長を400 nmであると仮定して、シミュレーションを実行した。

【0066】

図10は、周期的凹凸部のピッチ幅を変化させた場合における、本発明に係る反射防止体を備える液晶素子の光透過率のシミュレーション結果を示す図である。ここで、TEとはtransverse electronicsの略であり、TMとはtransverse magneticsの略で、入射する光の偏光状態を表している。図10に示す結果から、TMの値は、ピッチ幅が220 nm以上で減少し始め、ピッチ幅が350 nmにおける光透過率の値は、ピッチ幅が200 nmでのそれよりも約1割減少した。周期的凹凸部のピッチ幅が250 nm以上の領域では回折現象による光透過率の減少が確認された。

【0067】

次に、周期的凹凸部のピッチ幅を200 nmとし、周期的凹凸部の深さを5～300 nmと変化させた以外は、前述と同条件でシミュレーションを行った。図11は、周期的凹凸部の深さを変化させた場合における、本発明に係る反射防止体を備える液晶素子の光透過率のシミュレーション結果を示す図である。図11の結果から明らかなように、本発明に係る反射防止体を利用した液晶素子では、前記反射防止体を構成する微細構造体の表面の周期的凹凸部の深さが100 nm以上では、光透過率はほとんど変化せず、ほぼ一定の光透過率が得られるシミュレーション結果であった。

【0068】

図12は、本発明に係る反射防止体を備える液晶素子と、該反射防止体を備えない液晶素子との比較における、光透過率の波長依存性のシミュレーション結果を示す図である。なお、反射防止体の表面の周期的凹凸部のピッチ幅は200 n

mと、その深さは150 nmと設定し、前記ピッチ幅及び深さ以外のシミュレーション条件は、図10に例示したシミュレーションと同条件である。また、波長依存性を検討するにあたり、光ディスク等に利用される半導体レーザの発振波長は、操作時の環境温度により変動することに鑑み、青色半導体レーザの中心波長400 nmの前後数nmでのシミュレーションを実行した。さらに、図12中の「構造なし」とは、表面に周期的凹凸部を有する反射防止体を備えない液晶素子の光透過率のシミュレーション結果を示す。

【0069】

図12に示す結果から明らかなように、本発明に係る反射防止体を備える液晶素子では、TE及びTMの光の偏光状態において、通常の動作時における青色半導体レーザの発振波長の領域にわたり、高い光透過率を有するシミュレーション結果が得られた。図12中の「構造なし」の場合には、垂直に光が反射するために、TEとTMの区別をせずに光透過率のシミュレーション結果を示した。

【0070】

続いて、CDやCD-R等の光ディスクで用いられる650 nmの光に対して、反射防止体のピッチ幅に対する、本発明に係る反射防止体を備える液晶素子の光透過率に関するシミュレーションを行い、その結果を図13に示す。なお、図13に示すシミュレーション条件は、反射防止体の表面の周期的凹凸部のピッチ幅を5～800 nmとし、周期的凹凸部の深さを前記ピッチ幅の0.75倍とした。

【0071】

図14は、図13に示すシミュレーション条件と同じ条件で、光の波長を780 nmとした場合のシミュレーション結果を示す。

【0072】

図13に示す結果から、TE及びTMの双方の値は、ピッチ幅が約370 nm以下の場合に高い光透過率が得られた。また、図14に示す結果から、TE及びTMの双方の値は、ピッチ幅が約500 nm以下の場合に、高い光透過率が得られることが判明した。

【0073】

図10に示す結果と、図13及び図14に示す結果とを対比すると、高い光透過率を得るための周期的凹凸部のピッチ幅は、利用する光の波長に依存して変化することが判明した。そして、液晶素子の光透過率は、基体、透明電極、配向膜及び液晶の屈折率によっても変化するため、本発明に係る反射防止体を備える液晶素子において高い光透過率を達成するためには、少なくとも反射防止体表面の周期的凹凸部のピッチ幅が500nm以下であることが必要である。

【0074】

さらに、本発明に係る反射防止体上に透明電極であるITO膜を配したものを2枚用意し、その間に液晶層($n_e = 1.85$)を挟み込んだ液晶素子全体を想定し、後述する印加電圧に対する該素子全体の光透過率のシミュレーションを行った。

【0075】

以下のシミュレーションは、本発明に係る反射防止体表面の周期的凹凸部を200nmとし、その深さを150nmとする条件にて実行した。

【0076】

図15は、印加電圧によって液晶層の位相差が変化させた場合における、前述の液晶素子全体の光透過率(TM)のシミュレーション結果を示す図である。なお、図15及び後述する図16における液晶位相差とは、印加電圧によって液晶層の屈折率が変化するために生じる位相変化である。

【0077】

図15に示す結果から、印加電圧によって液晶素子中の液晶層の屈折率が変化しても、素子全体の光透過率の変動率は、TMの偏光状態で0.1%以下であることが、シミュレーション結果から得られた。

【0078】

図16は、印加電圧によって液晶層の位相差が変化させた場合における、前述の液晶素子全体の光透過率(TE)のシミュレーション結果を示す図である。図16に示す結果から明らかなように、印加電圧を変化させても素子全体の光透過率の変動率は、0.01%以下であることが、シミュレーション結果から得られた。

【0079】

以上の結果より、本発明に係る反射防止体の上に、透明電極を配した構造を採用する波面収差補正装置は、印加電圧に対する光透過率の変動が極めて小さくなることがシミュレーションにより示された。これは、光透過率変動の原因である共振器構造におけるミラーの役割を果たす、透明電極であるITO膜の反射率を低減できたことに基づき、該共振器としての機能が減殺されたためである。

【0080】

液晶をITO膜で挟んだ構造は、液晶表示装置でも利用されている。そのため、本発明に係る波面収差補正装置は、レーザ波面制御素子としての応用にとどまらず、液晶表示装置、特に反射型カラー液晶表示装置への応用も可能である。また、前述のように共振器としての特性が喪失するため、当然、波長による透過率に変動が少なくなるため、色バランスの設計が容易になり、色再現性の良好な表示装置を提供することができる。

【0081】

【発明の効果】

本発明によれば、2枚の基体に挟まれた液晶分子から構成される液晶素子を備える波面収差補正装置において、前記基体上に微細構造体を有する反射防止体を設け、かつ該反射防止体上に透明電極を配することで、前記装置内での光反射を効率的に防止するため、波面収差補正装置全体の光透過率の向上が実現される。そして、波面収差補正に伴う波面収差補正装置の光透過率の変動を最小に抑えることが可能となる。また、本発明による反射防止体を備える波面収差補正装置は、光ディスクの傾きや基板厚の変化に起因する収差を補正するだけでなく、対物レンズ等の光学系そのものが有する収差を補正することも可能である。

【0082】

さらに、本発明による波面収差補正装置を備える光ピックアップ装置は、特に、短波長の光を出射する青色半導体レーザと組み合わせた場合には、前記波面収差補正装置の光透過率が高いため、光の利用効率の高い光ピックアップ装置を提供することができる。

【図面の簡単な説明】

【図 1】 従来技術による、位相変調素子としての液晶素子を簡単に説明する図である。

【図 2】 本発明による波面収差補正装置を簡単に説明する断面模式図である。

【図 3】 本発明に係る微細構造体の形状の一つの実施態様の斜視模式図である。

【図 4】 本発明に係る微細構造体の形状の他の実施態様の斜視模式図である。

【図 5】 本発明に利用される、画素分割された透明電極の一つの実施態様の概略模式図である。

【図 6】 本発明による反射防止体の一つの製造方法を説明する工程の断面図である。

【図 7】 本発明による反射防止体の別の製造方法を説明する工程の断面図である。なお、図 5 中の矢印は、ドーズ量が制御された電子ビームの照射を示す。

【図 8】 本発明による反射防止体のさらに別の製造方法を説明する工程の断面図である。

【図 9】 本発明に係る波面収差補正装置を備えた光ピックアップ装置の光学系の一つの実施態様の構成を説明する図である。

【図 10】 本発明による微細構造体を有する反射防止体を備える液晶素子において、微細構造体の表面が周期的凹凸部を有する場合、前記周期的凹凸部位のピッチ幅を変化させた場合における、前記液晶素子の光透過率のシミュレーション結果を示す図である。なお、光の波長は 400 nm としてシミュレーションを行った。

【図 11】 本発明による微細構造体を有する反射防止体を備える液晶素子において、微細構造体の表面が周期的凹凸部を有する場合、前記周期的凹凸部位の深さを変化させた場合における、前記液晶素子の光透過率のシミュレーション結果を示す図である。なお、光の波長は 400 nm としてシミュレーションを行った。

【図 1 2】 本発明に係る反射防止体を備える液晶素子と、該反射防止体を備えない液晶素子との比較における、光透過率の波長依存性のシミュレーション結果を示す図である。

【図 1 3】 本発明に係る反射防止体を備える液晶素子において、前記反射防止体表面の周期的凹凸部を有する場合、前記周期的凹凸部位のピッチ幅を変化させた場合における、前記液晶素子の光透過率のシミュレーション結果を示す図である。なお、光の波長は 650 nm としてシミュレーションを行った。

【図 1 4】 本発明に係る反射防止体を備える液晶素子において、前記反射防止体表面の周期的凹凸部を有する場合、前記周期的凹凸部位のピッチ幅を変化させた場合における、前記液晶素子の光透過率のシミュレーション結果を示す図である。なお、光の波長は 780 nm としてシミュレーションを行った。

【図 1 5】 印加電圧によって液晶層の位相を変化させた場合における、本発明に係る反射防止体を備えた液晶素子全体の光透過率 (TM) のシミュレーション結果を示す図である。

【図 1 6】 印加電圧によって液晶層の位相を変化させた場合における、本発明に係る反射防止体を備えた液晶素子全体の光透過率 (TE) のシミュレーション結果を示す図である。

【符号の説明】

100…波面収差補正装置、 110…基体、 120…微細構造体、 130…透明電極膜、 140…配向膜、 150…液晶、 180…反射防止体、
200…液晶駆動装置、 700…光ピックアップ装置、 710…光源、 720…コリメータレンズ、 730…ビームスピリッタ、 740…対物レンズ、
750…光ディスク、 760…集光レンズ、 770…光検出器、 780…収差補正信号

【書類名】

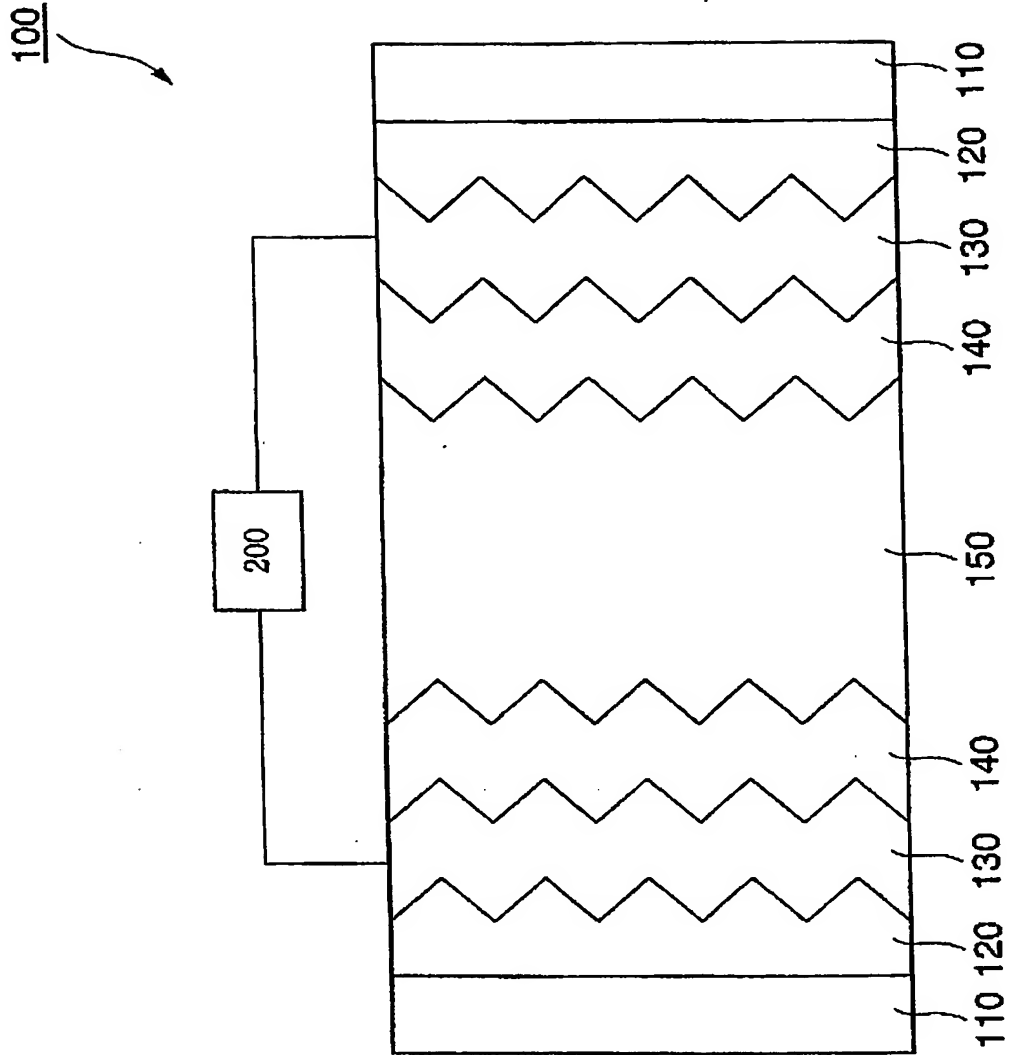
図面

【図1】

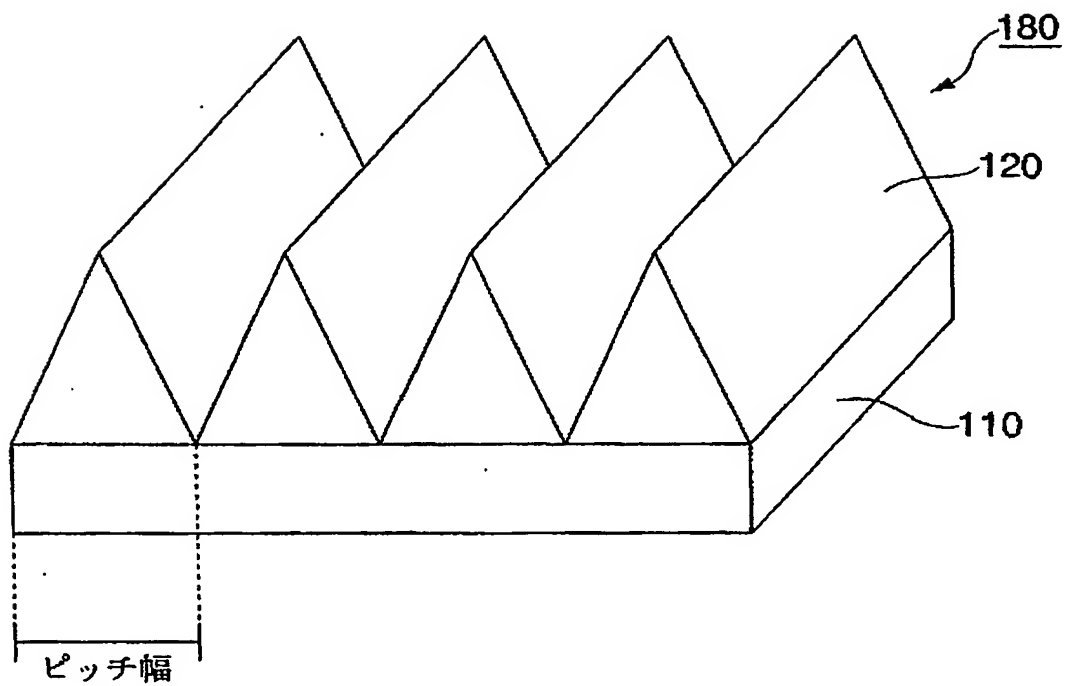
ガラス基体
ITO（透明電極膜）
絶縁膜
配向膜
液晶層
配向膜
ITO（透明電極膜）
ガラス基体

(従来技術)

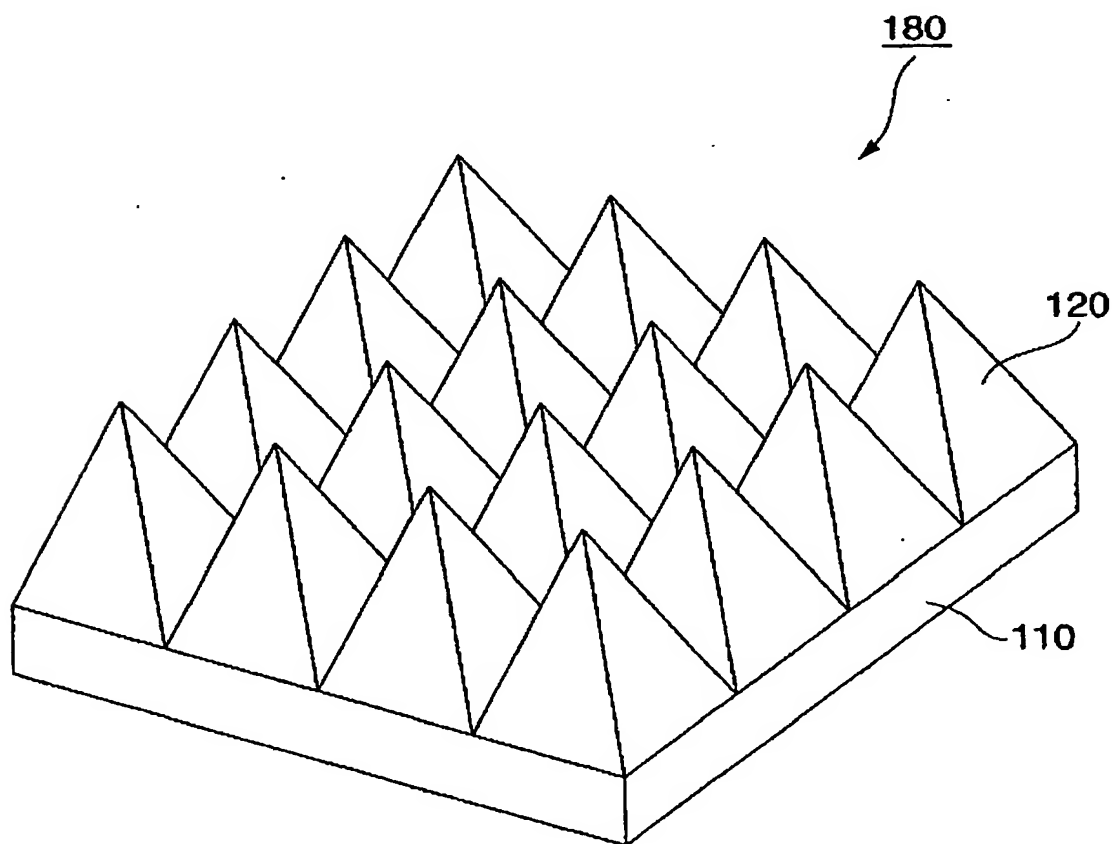
【図 2】



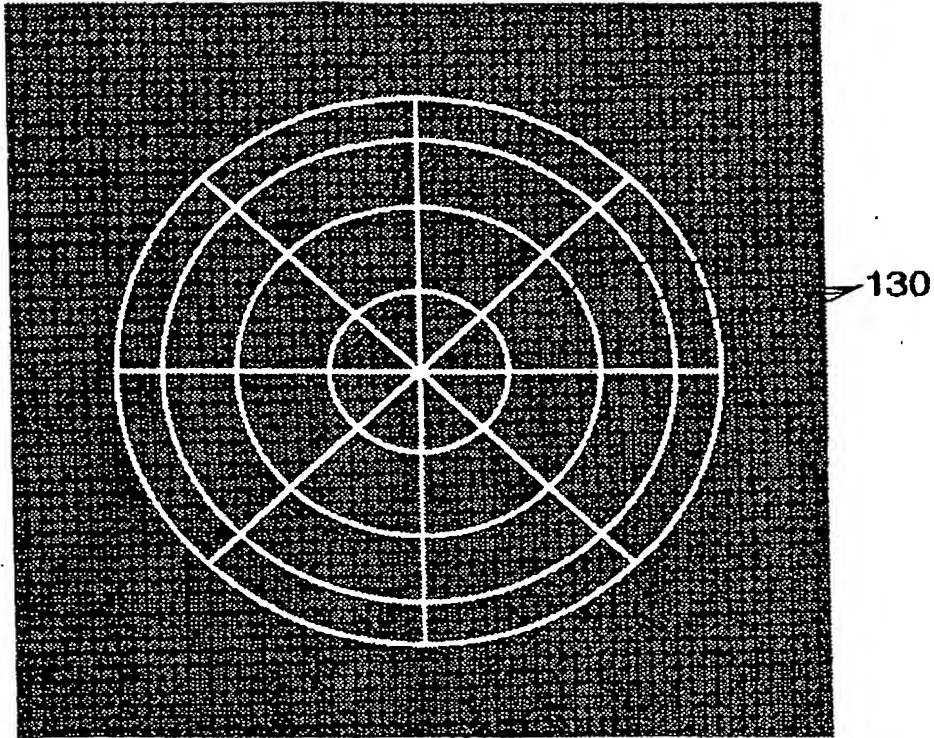
【図 3】



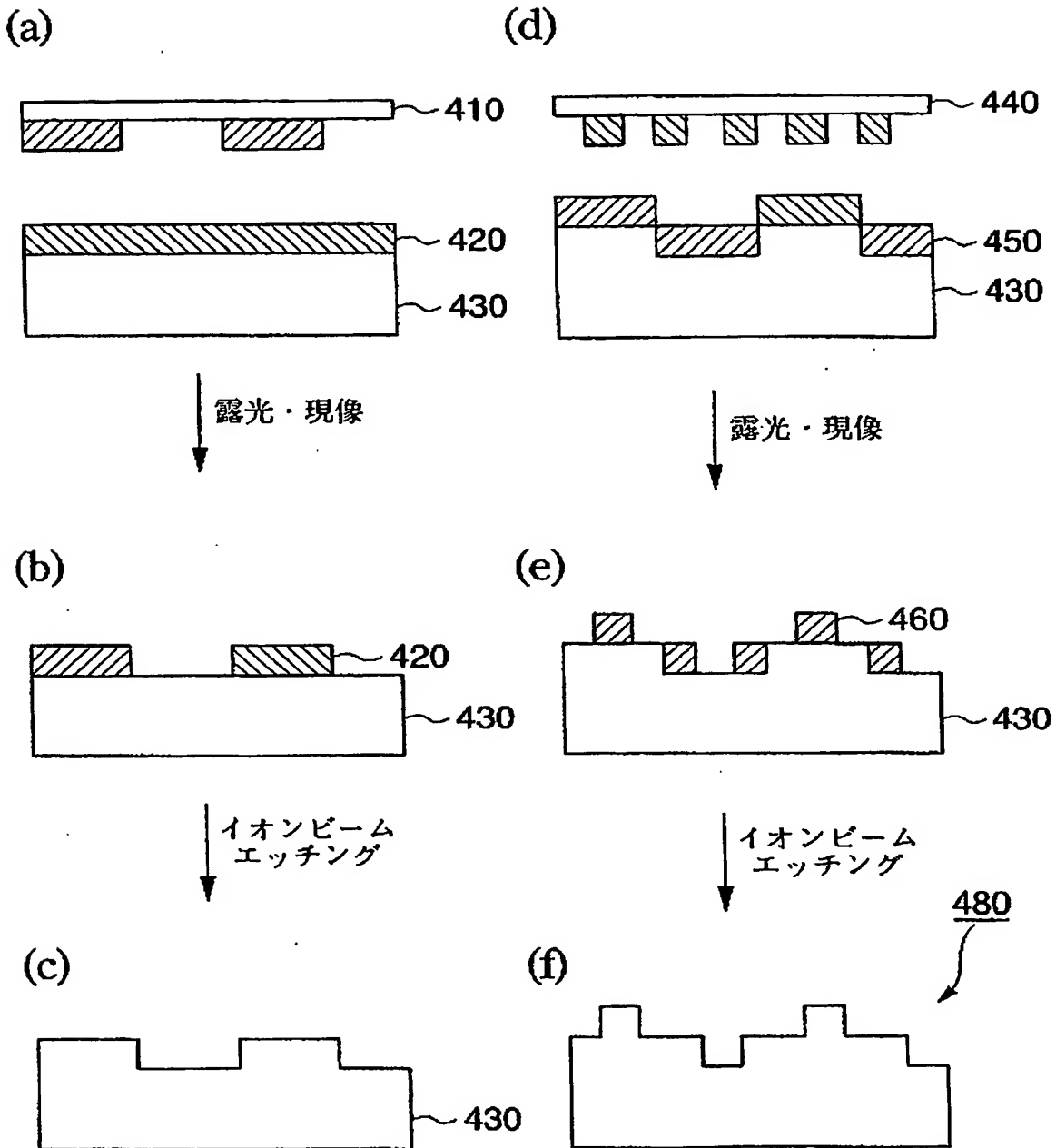
【図 4】



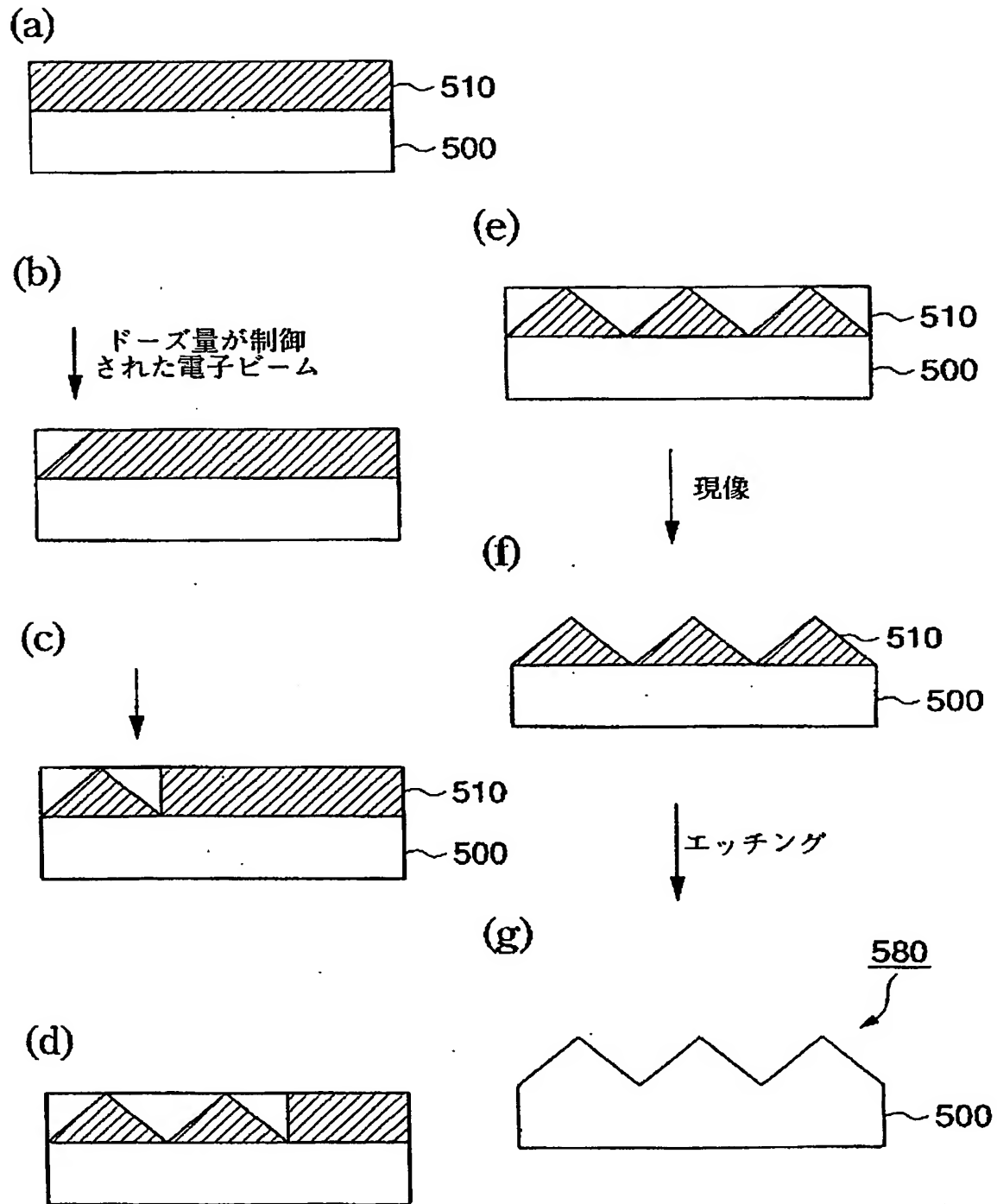
【図 5】



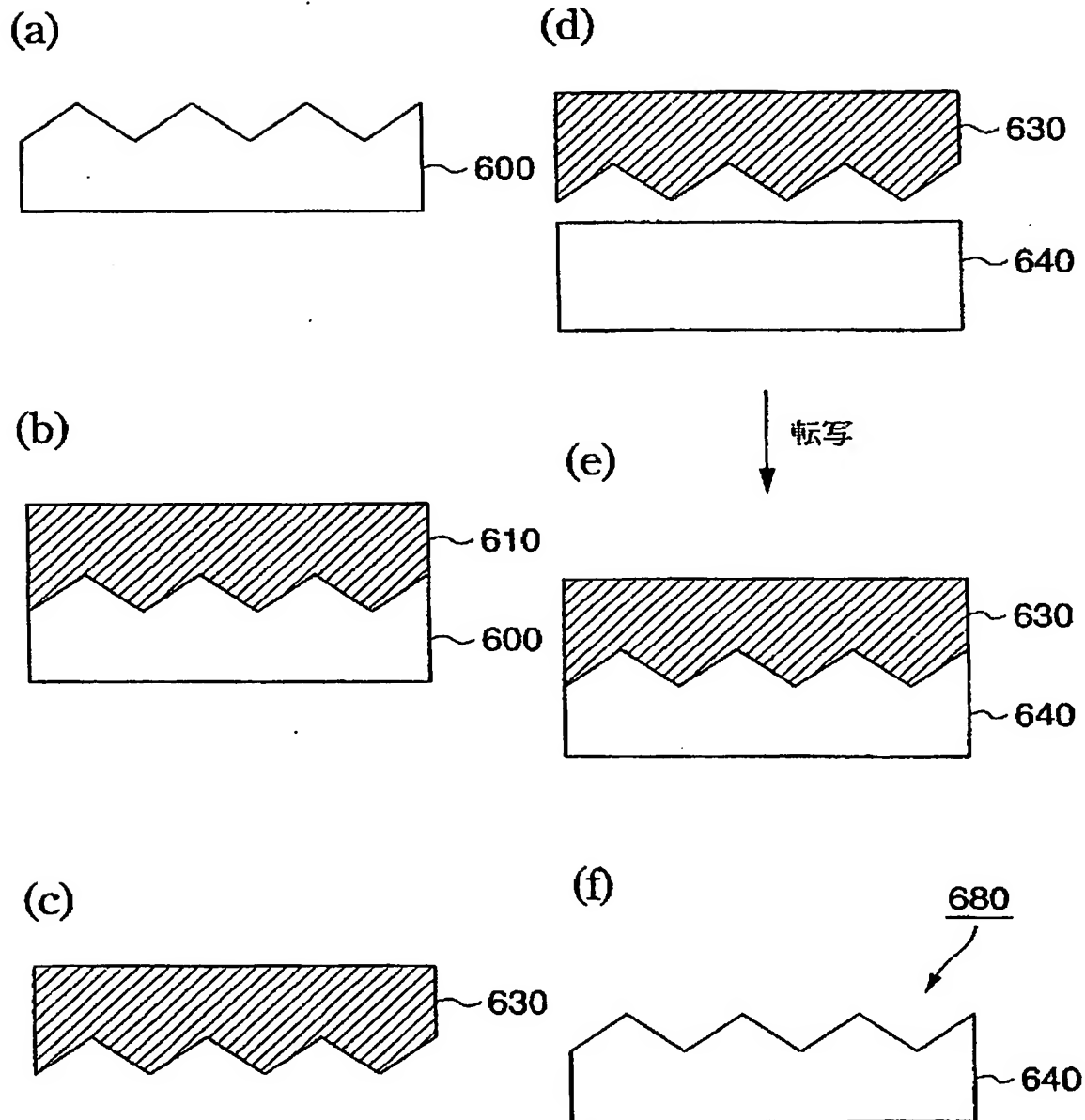
【図 6】



【図7】

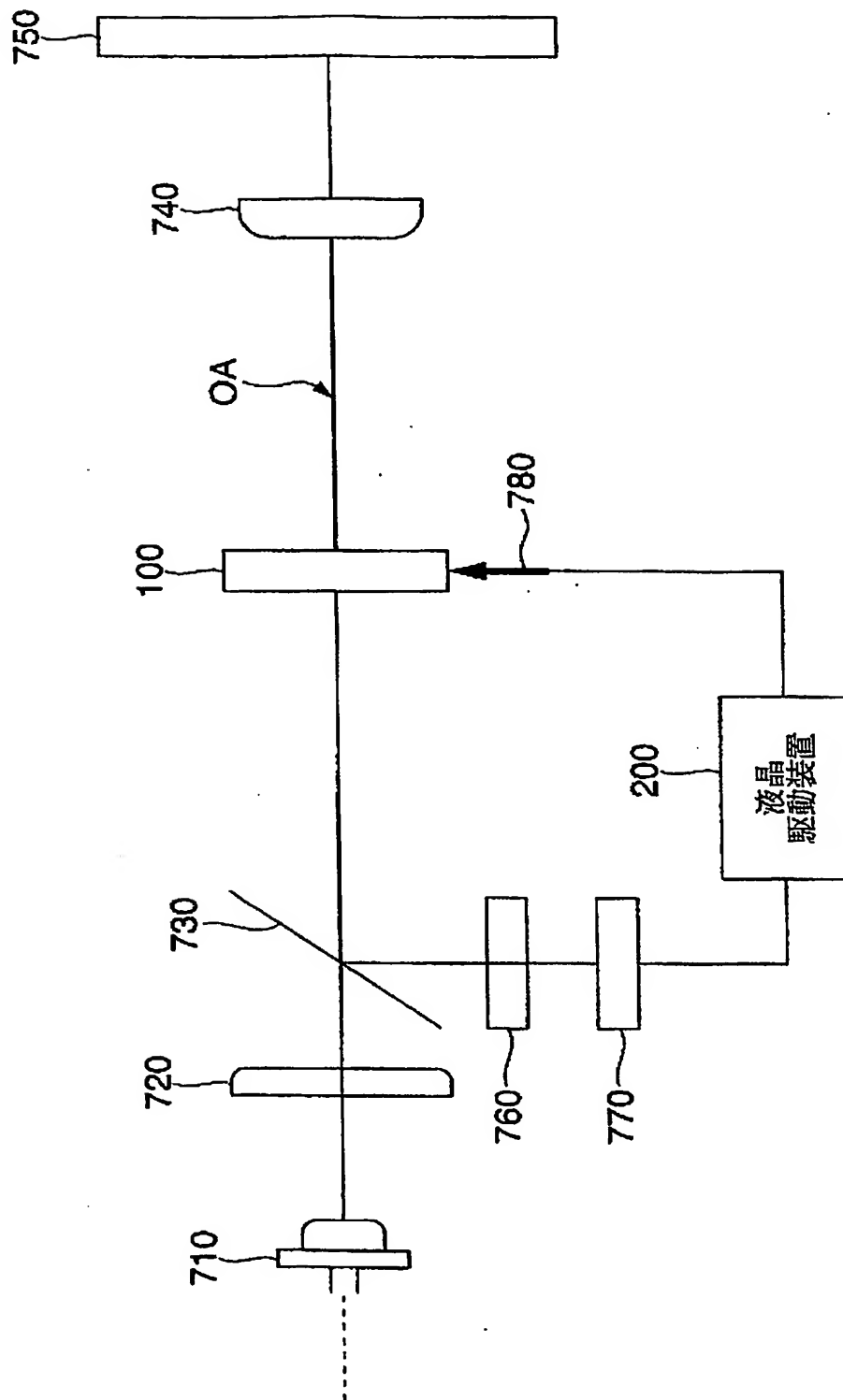


【図 8】

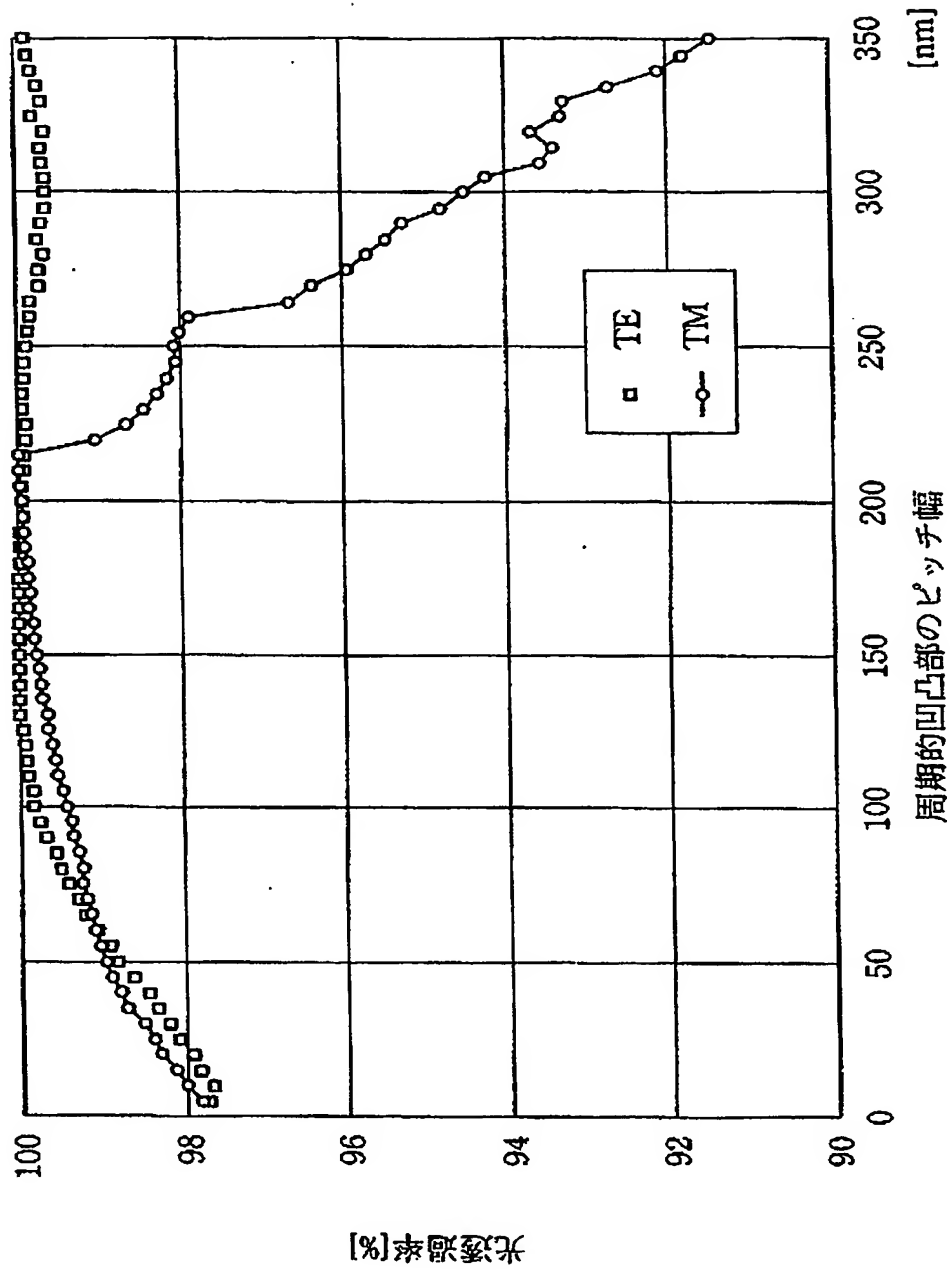


【図 9】

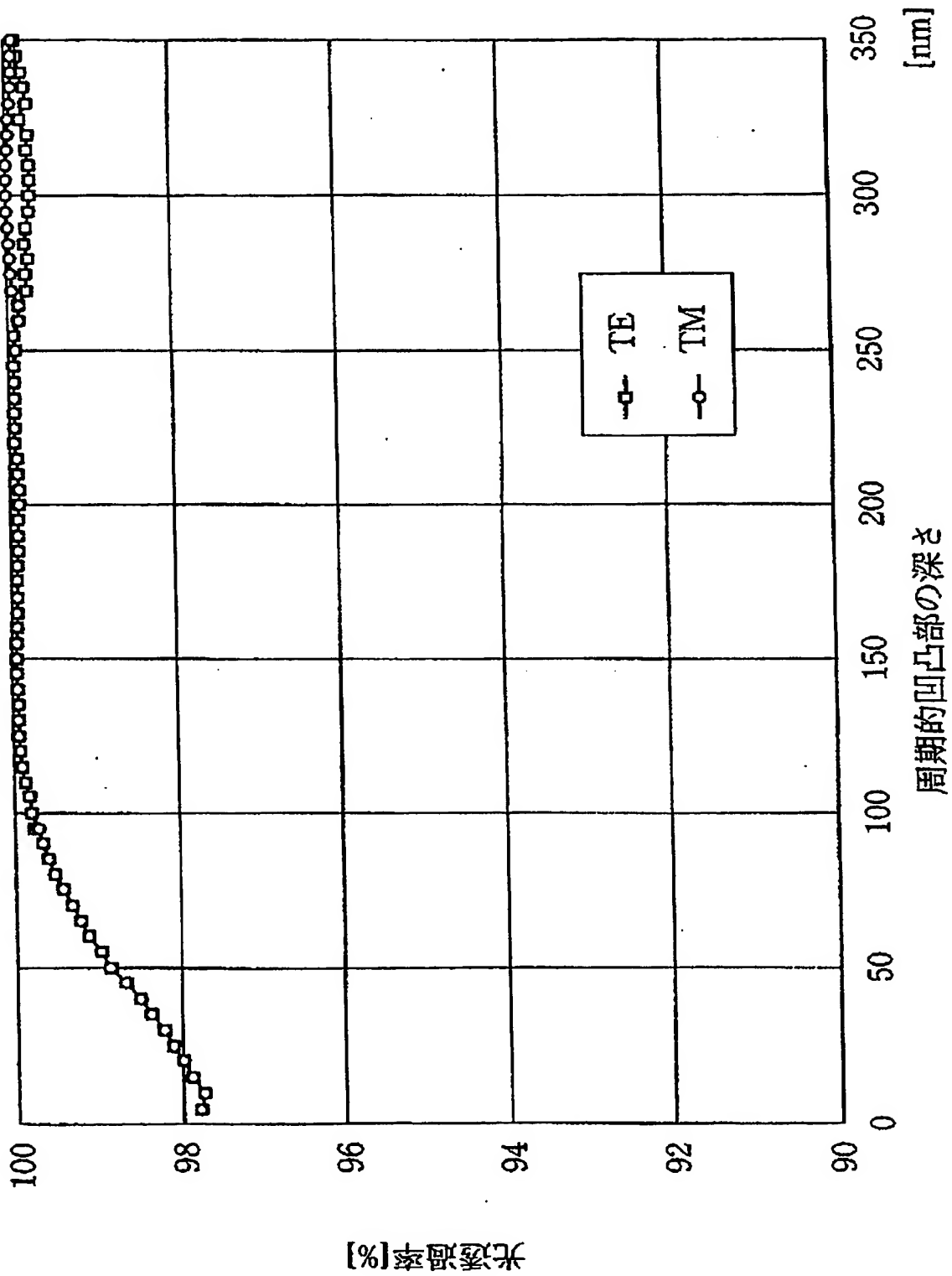
700



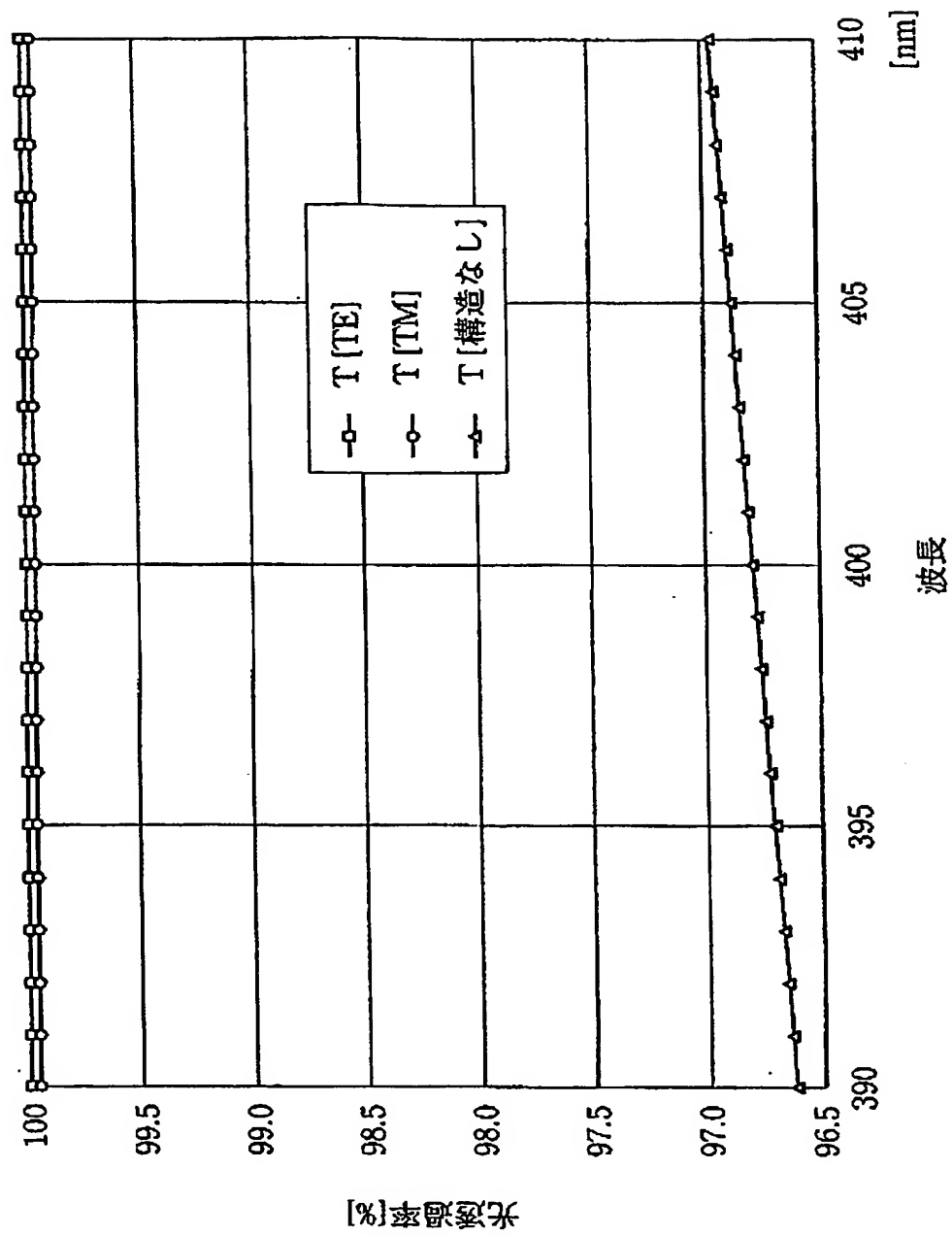
【図10】



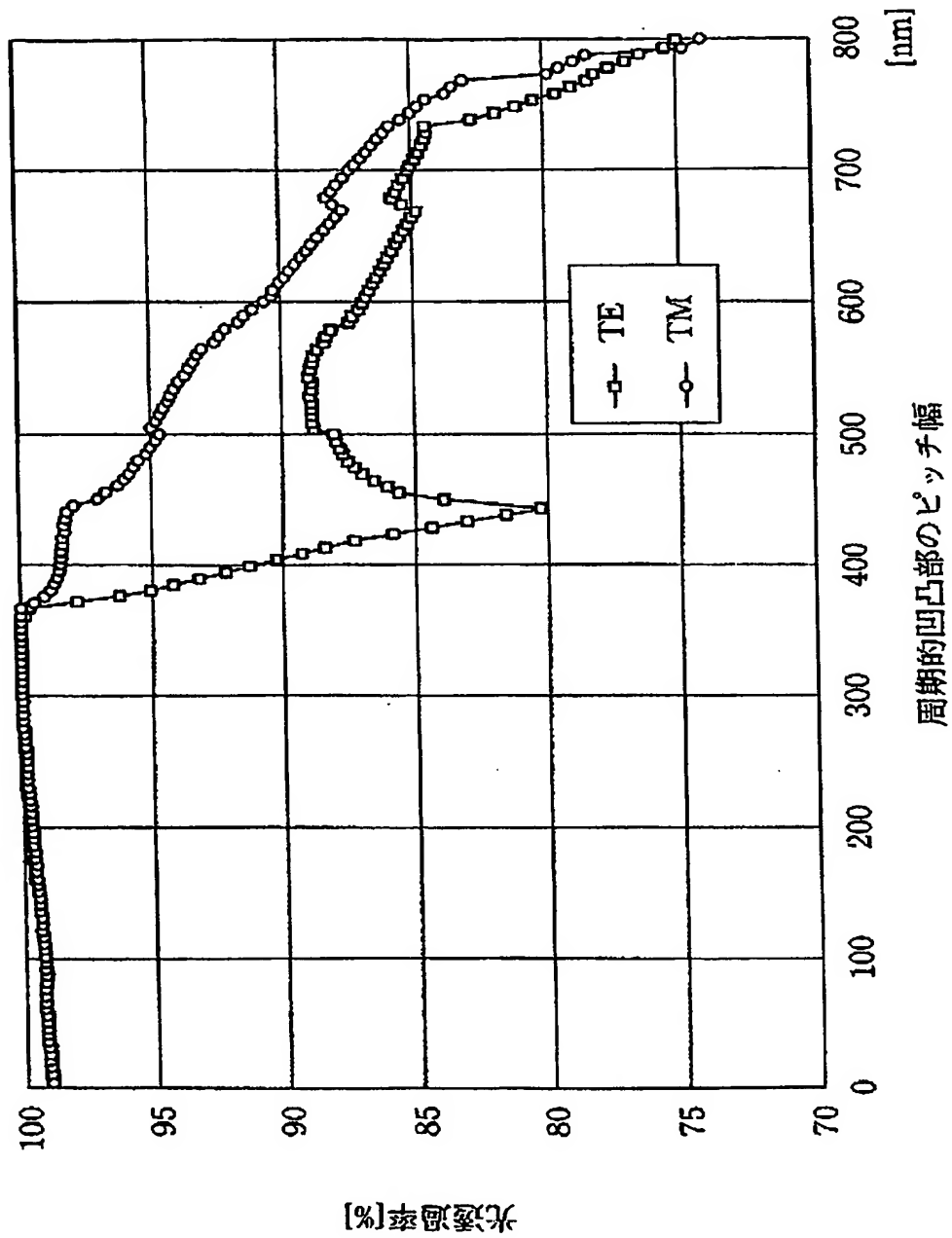
【図 11】



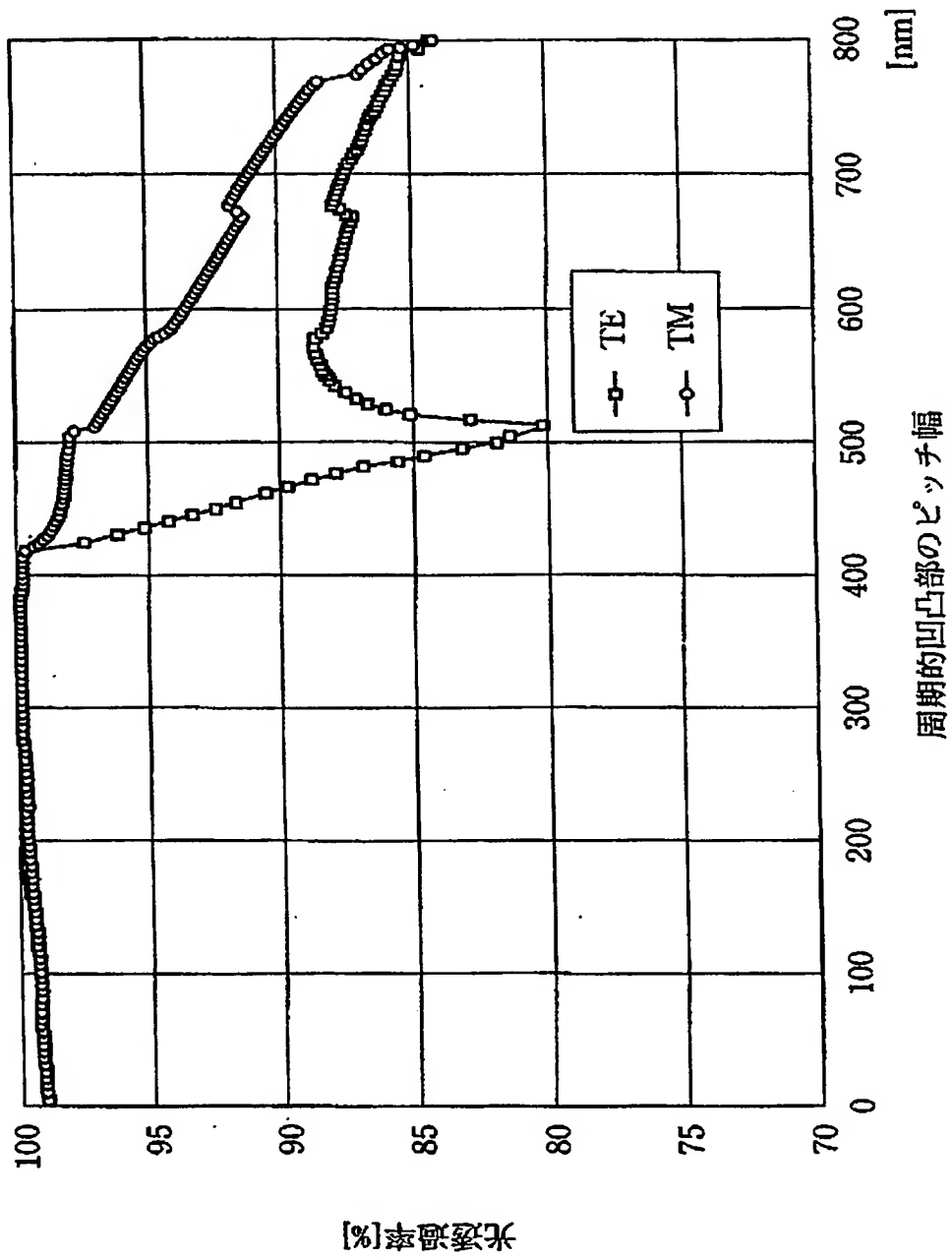
【図 12】



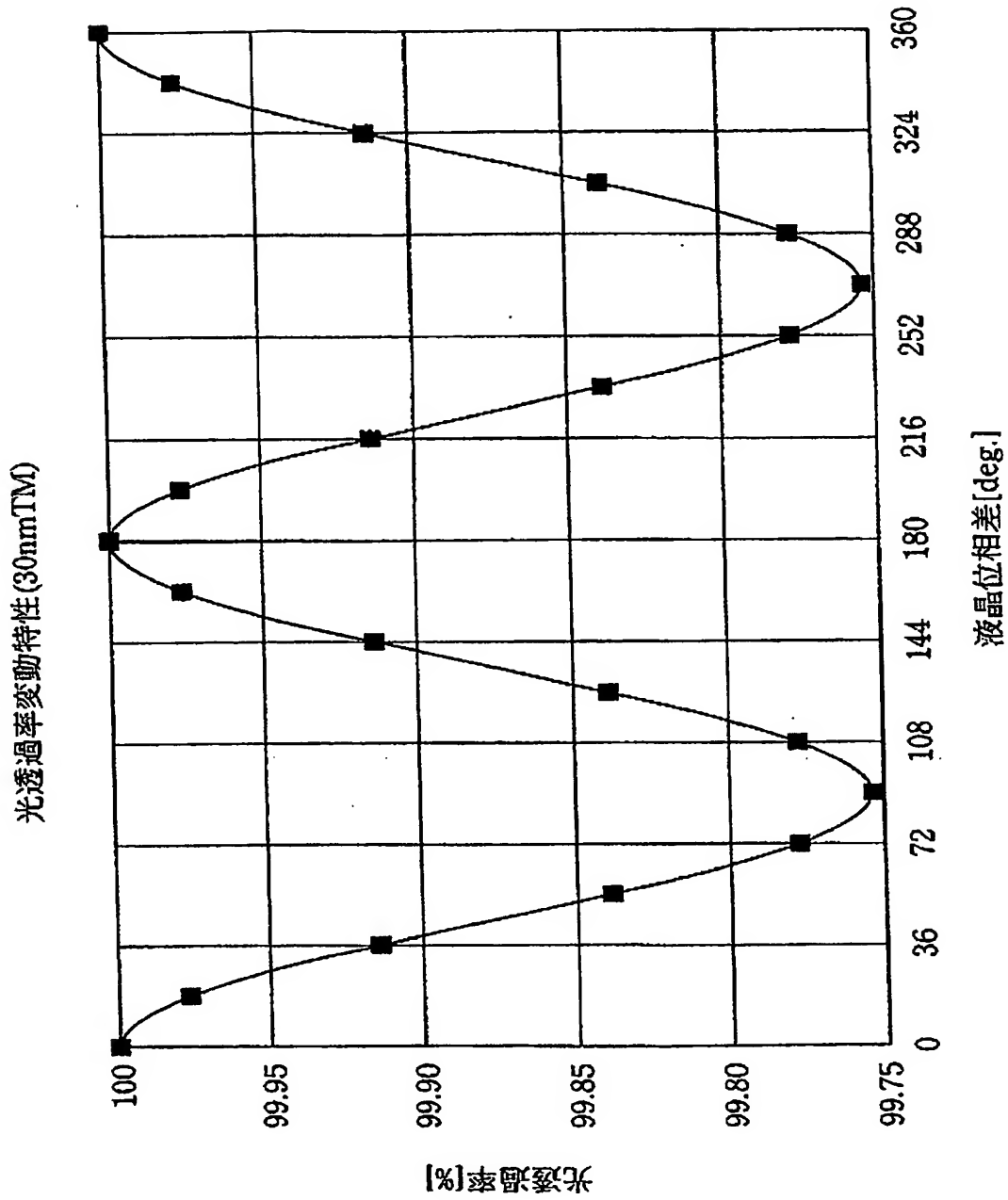
【図 13】



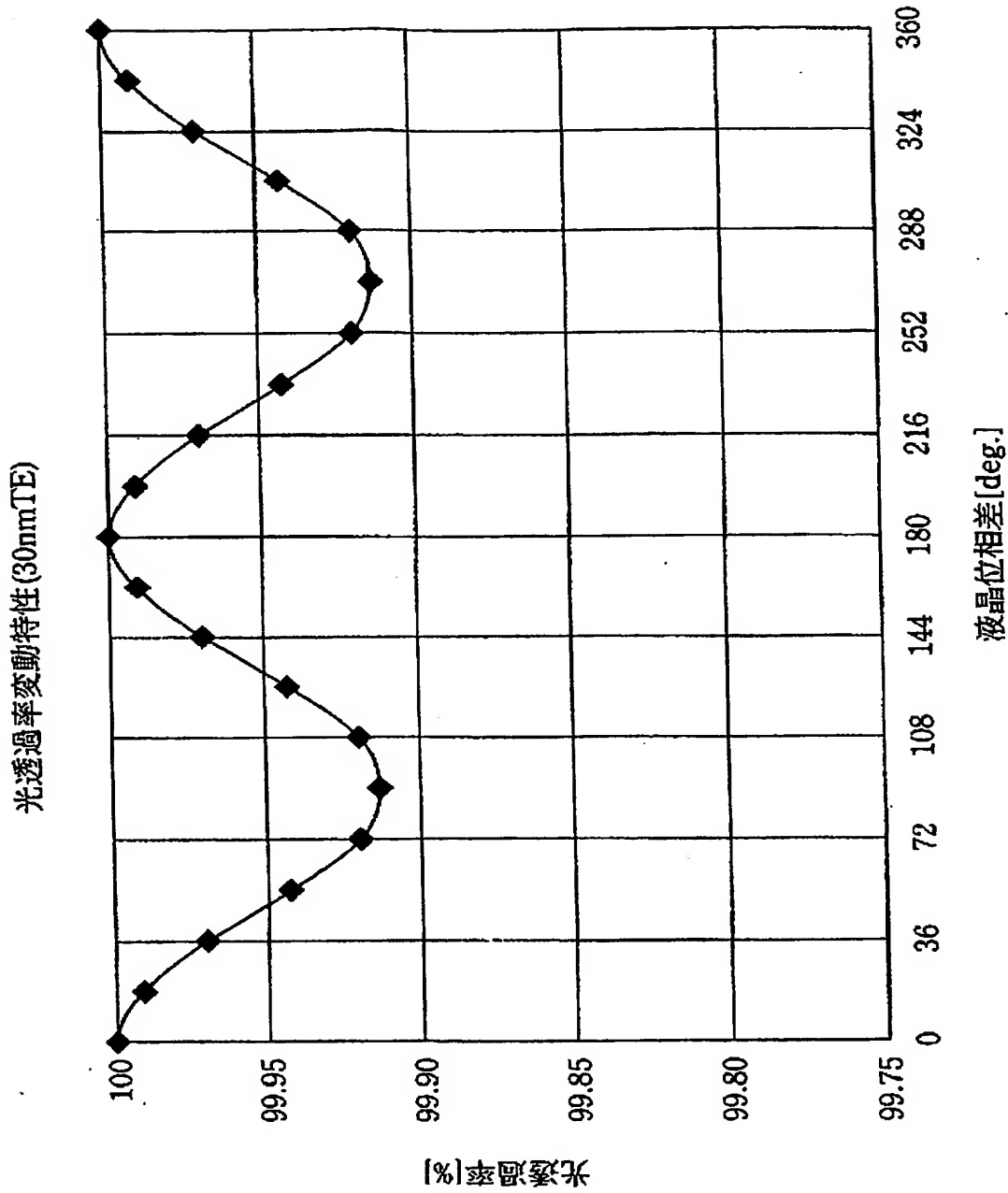
【図 14】



【図 15】



【図16】



【書類名】 要約書

【要約】

【課題】 透過率を最大とし、また液晶を電圧駆動させても光透過率の変動を最小にする液晶素子からなる波面収差補正装置を提供することを目的とする。

【解決手段】 記録媒体に光を照射する、あるいは前記記録媒体によって反射された反射光を導く光学系の光路中において生じた光の波面収差を補正する波面収差補正装置であって、前記光路中に互いに対向する一対の透明電極層を有し、前記透明電極層間に挟まれ、前記透明電極層への電圧の印加により通過する光に対して位相変化を生じさせる液晶を備え、前記透明電極層は、基体と該基体上に形成された、凹凸部を有するように構成された微細構造体と、を備える反射防止体の上に配されることを特徴とする波面収差補正装置を開示する。

【選択図】 図2

認定・付加情報

特許出願の番号	特願 2003-087676
受付番号	50300504145
書類名	特許願
担当官	塩野 実 2151
作成日	平成15年 4月 8日

<認定情報・付加情報>

【提出日】	平成15年 3月27日
-------	-------------

次頁無

特願 2003-087676

出 願 人 履 歴 情 報

識別番号

[801000072]

1. 変更年月日

2001年12月17日

[変更理由]

新規登録

住 所

東京都小金井市東町4-34-25

氏 名

農工大ティー・エル・オー株式会社

2. 変更年月日

2003年11月 7日

[変更理由]

住所変更

住 所

東京都小金井市中町二丁目24番16号

氏 名

農工大ティー・エル・オー株式会社

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ BLACK BORDERS
- ☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
- ☐ FADED TEXT OR DRAWING
- ☒ BLURRED OR ILLEGIBLE TEXT OR DRAWING
- ☐ SKEWED/SLANTED IMAGES
- ☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
- ☐ GRAY SCALE DOCUMENTS
- ☒ LINES OR MARKS ON ORIGINAL DOCUMENT
- ☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
- ☐ OTHER: _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.